

## Stručná charakteristika uchazeče ke jmenovacímu řízení na ČVUT v Praze

Uchazeč: doc. Ing. Jiřího Jakovenko, Ph.D.

### • A) V oblasti pedagogické

- 1) Počet doktorandů, pro které byl uchazeč ustanoven školitelem a kteří úspěšně obhájili disertační práci: 6
- 2) Počet obhájených diplomových/bakalářských prací, které uchazeč vedl: 40/2
- 3) Tři nejvýznamnější počiny uchazeče v oblasti výuky:
  - Založil předměty B2M34SIS - Struktury integrovaných systémů, B2M34NIS - Návrh integrovaných systémů, A4M34ISC - Integrované systémy na čipu, X34NII - Návrh integrovaných obvodů pro informatiku, X34SIO - Struktury integrovaných obvodů, X34NIO - Návrh integrovaných obvodů, B2B34MIT – Mikroelektronika, A4B34EM - Elektronika a mikroelektronika
  - Výrazně inovoval předměty 34PN - Praktika návrhu IO, 34NVL - Návrh VLSI, 34MIK – Mikroelektronika
  - Zásadně se zasloužil o rozvoj laboratoře návrhu integrovaných obvodů a mikrosystémů, kterou řídí a kde byly pod jeho vedením úspěšně zakončeny téměř čtyři desítky diplomových prací a 6 dizertačních prací.
- 4) Hodnocení uchazeče ve studentské anketě v posledních 4 semestrech:  
1,18 1,00 1,07 1,00

### • B) V oblasti tvůrčí

- 1) Tři významné původní výsledky tvůrčí činnosti nebo arch. či uměl. realizace:
  - Barri, D.; Vacula, P.; Kotě, V.; Jakovenko, J.; Voves, J.: Improvements in the Electrical Performance of IC MOSFET Components Using Diamond Layout Style Versus Traditional Rectangular Layout Style Calculated by Conformal Mapping. IEEE Transactions on Electron Devices. 2019, 66(9), 3718-3725. ISSN 0018-9383. DOI 10.1109/TED.2019.2931090. IF 2,91; Q2, 1 citace
  - Perpina, X.; Werkhoven, RJ; Vellvehi, M.; Jakovenko, J.; Jorda, X.; Kunen, JMG.; Bancken, P.; Bolt, P.: Thermal Analysis of LED Lamps for Optimal Driver Integration. IEEE Transactions on Power Electronics. 2015, 7(30), 3876-3891. ISSN 0885-8993. DOI 10.1109/TPEL.2014.2346543. IF 6,008; Q1 (D1), 14 citací
  - Vančura, P.; Havránek, M.; Jakovenko, J. Improvement of Column-Parallel Sampling for A Monolithic Pixel Detector. Journal of Instrumentation. 15 P02014 2020 Q3, 0 citací doi.org/10.1088/1748-0221/15/02/P02014

Podtržení autoři jsou doktorandy uchazeče

- 2) H index s vyloučením autocitací: 5 dle V3S, (7 dle WoS).

- 3) Počet citací WOS s vyloučením autocitací: 117
- 4) Mobilita (pobyt na zahraničním pracovišti – místo, délka a výsledek pobytu):
  - CADENCE Design Systems San Jose, USA, 3 měsíce pracovního pobytu v sídle firmy, následovaly externí konzultace pro firmu
  - Hogeschool, Gent, 5 měs., International business programme (účastník kurzu)
- 5) Dva nejvýznamnější grantové projekty, kde byl uchazeč v pozici řešitel či spoluřešitel (navrhovatel či spolunavrhovatel):
  - H2020 project - Analog/Mixed-Signal Back End Design Automation based on Machine Learning and Artificial Intelligence Techniques, 2020 – 2024; Co-investigator
  - CAAS DETE - Centre of Advanced Applied Sciences - Physics and Technology of Detectors, Code: CZ.02.1.01/0.0/0.0/16\_019/00007782; 2018 – 2023; Co-investigator
- 6) Příklad(y) uplatnění výsledků uchazeče v praxi:  
Návrh, teplotně-mechanické modelování a optimalizování elektronických komponent pro nové typy LED žárovek - použito ve výrobě firmy Philips Lighting
- 7) Nejvýznamnější uznání komunitou (vč. ocenění v arch. či uměl. soutěži):  
Keynote přednáška na konferenci IEEE EuroSimE 2012
- 8) Nejvýznamnější počiny ve službě komunitě:
  - proděkan FEL
  - Rada pro vnitřní hodnocení ČVUT - předseda komise pro vzdělávání
  - vedení akreditačního týmu přípravy institucionální akreditace na ČVUT FEL
  - člen organizačních a programových výborů řady konferencí

**V Praze dne 24.5. 2021**

**Hodnotící komise:**

Prof. Ing. Pavel Ripka, CSc.  
předseda hodnotící komise



členové hodnotící komise:

prof. Ing. Eduard Hulicius, CSc. (FZÚ AV ČR, v.v.i.)



prof. Ing. Vladislav Musil, CSc. (FEKT VUT v Brně)



prof. Ing. Viera Stopjaková, PhD. (FEI STU v Bratislavě, SR)



prof. Ing. Pavel Tvrđík, CSc. (FIT ČVUT v Praze)

